



Campagne d'emplois 2025

Composante d'affectation : Polytech Dijon

Désignation de l'emploi :

Nature du concours : **PRAG/PRCE**

Section(s) CNU ou discipline d'affectation : **SII ingénierie électronique**

Composante d'affectation (localisation) : **Polytech Dijon**

Date de nomination demandée : **01/09/2025**

Vacance du poste : **Vacant**

Profil de publication : **Electronique**

Profil en Anglais / « Job Profil » (300 caractères maximum) : electronic

Créée en 1991 par l'Université de Bourgogne, **l'Ecole d'Ingénieurs Polytech Dijon (anciennement ESIREM)** délivre quatre diplômes d'ingénieur (spécialités) habilités par la Commission des Titres d'Ingénieur (CTI).

Les besoins en électronique sont directement liés à la croissance très importantes des effectifs de l'école aussi bien au niveau cycle ingénieur qu'au niveau du cycle préparatoire.

Les besoins en électronique sont présents sur l'ensemble des spécialités proposées au sein de Polytech Dijon mais également au niveau du cycle préparatoire. Ils sont ainsi en partie liés à l'ouverture d'option réalisée en apprentissage sur 3 ans (Objets connectés mais également Contrôle non destructif). Dans ce contexte, Polytech Dijon recherche un candidat dans les domaines de l'électronique générale mais égale pour des enseignements de spécialités sur les différentes années du cycle ingénieur.

Enseignement :

Objectifs pédagogiques et besoins d'encadrement :

Le/la candidat.e devra pouvoir enseigner les bases de l'électronique (analogique et numérique) aussi bien à des étudiants issus du cycle préparatoire qu'aux élèves ingénieurs des départements Matériaux mais également ceux du département Informatique et Electronique.

Le département Informatique/Electronique de Polytech Dijon forme et certifie des ingénieurs généralistes en électronique et en informatique. Les besoins spécifiques sont essentiellement liés à la conception et au déploiement de systèmes numériques complexes, en intégrant à la fois les phases d'acquisition de l'information au niveau capteur, le traitement des données mais également la transmission de cette information.

De manière plus précise, le/la candidat.e devra posséder des compétences :

- en électronique analogique et numérique de base,

- sur les différentes technologies au niveau capteur pour permettre la sélection et la mise en œuvre de capteurs dans différents contextes industriels (par exemple de chaîne de production),
- en conditionnement et traitement du signal (analogique ou numérique) provenant de capteurs,
- en traitement embarqué sur cibles de type micro-contrôleur (différentes cibles utilisées en fonction des niveaux d'études); des compétences sur architectures reconfigurables (FPGA) ou même éventuellement hybrides (Systèmes sur Puce - SoC) seraient appréciées
- en algorithmique et sur les langages classiques en programmation liées aux systèmes embarqués et/ou objets connectés
- sur le déploiement de systèmes embarqués/objets connectés (en intégrant la transmission de l'information au sens large et l'électronique associée, la communication sans fil), la définition d'interface Homme/machine pour ces systèmes serait un plus.

Un investissement dans l'encadrement des étudiants au cours des différents projets, stages, contrat d'apprentissage sera requise ainsi qu'une prise de responsabilité, à terme, au sein de la structure.

Contact enseignement :

- Julien.dubois@u-bourgogne.fr

MODALITES DE CANDIDATURE

La procédure de candidature est entièrement dématérialisée.
Les candidats devront saisir leur déclaration de candidature et transmettre leur dossier

du 16 octobre (10h) au 14 novembre (16h) 2024

dans le domaine applicatif GALAXIE, module VEGA accessible à partir du [portail Galaxie](#).

La publication des résultats aura lieu le 21 janvier 2025 (10h) sur ce même portail.

Les candidats trouveront tout renseignement utile pour leur candidature sur le site de l'université de Bourgogne, rubrique « [l'uB recrute](#) ».